

ABSTRACT

512 clusters included in one segment are distributed into 128 clusters included in each of four storages. A logical/physical address conversion table is formed every segment. Therefore, unless the segment is changed, the logical/physical address conversion table to be referred to or updated does not change, so that a deterioration of the reading performance due to an access to the table or an updating of the table can be prevented. Data can be simultaneously written into continuous logic cluster addresses, for example, 0x0004 to 0x0007, and the high speed writing operation can be realized.

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2001年2月1日 (01.02.2001)

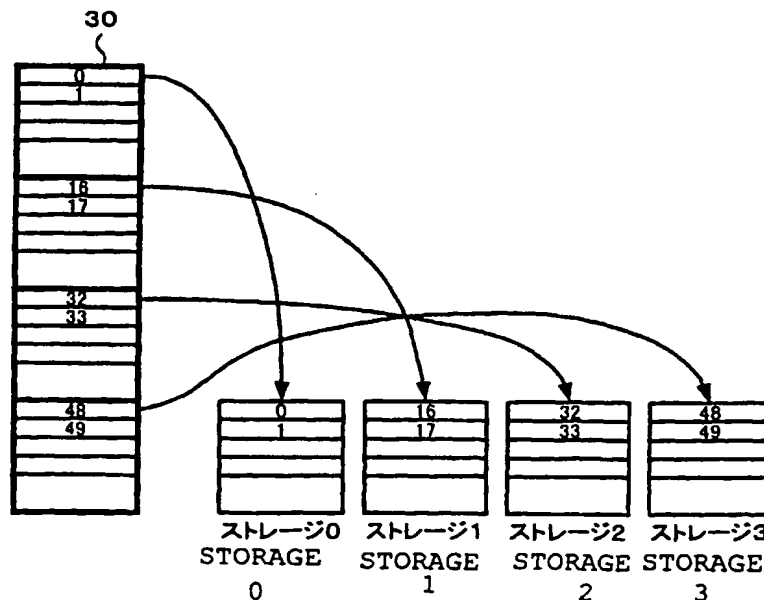
PCT

(10) 国際公開番号
WO 01/08014 A1

- (51) 国際特許分類⁷: G06F 12/00 (NAKANISHI, Kenichi) [JP/JP]. 荒木茂生 (ARAKI, Shigeo) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP).
- (21) 国際出願番号: PCT/JP00/05055
- (22) 国際出願日: 2000年7月28日 (28.07.2000) (74) 代理人: 杉浦正知 (SUGIURA, Masatomo); 〒171-0022 東京都豊島区南池袋2丁目49番7号 池袋パークビル7階 Tokyo (JP).
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語 (81) 指定国 (国内): CN, JP, KR, US.
- (30) 優先権データ: 特願平11/214089 1999年7月28日 (28.07.1999) JP (84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).
- (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都品川区北品川6丁目7番35号 Tokyo (JP). 添付公開書類:
— 国際調査報告書
- (72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 中西健一
- 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: RECORDING SYSTEM, DATA RECORDING DEVICE, MEMORY DEVICE, AND DATA RECORDING METHOD

(54) 発明の名称: 記録システム、データ記録装置、メモリ装置およびデータ記録方法



(57) Abstract: In each of four storages, 128 clusters are distributed from one segment including 512 clusters. A logical-to-physical address translation table is generated for each segment. Therefore as long as the segment is not modified, the logical-to-physical address translation table referred to or updated is not changed, and it is possible to prevent degradation of the read performance due to an access to the table and to an update of the table. Further it is possible to write data simultaneously at continuous logical cluster address, e.g., 0x0004 to 0x0007, achieving high-rate write.

[続葉有]

WO 01/08014 A1